



MINISTÉRIO DA EDUCAÇÃO

Centro Federal de Educação Tecnológica de Minas Gerais

Campus Nepomuceno/Departamento de Elétrica

CAMPUS NEPOMUCENO Av. Monsenhor Luiz de Gonzaga, 103 – Centro – CEP : 37.250-000
Nepomuceno – MG – Tel. +55.35.3861-5700

Nepomuceno, 9 de junho de 2025

ATA DE HOMOLOGAÇÃO DE INSCRIÇÃO PARA PROCESSO SELETIVO DE CONTRATAÇÃO TEMPORÁRIA DE PROFESSOR SUBSTITUTO DA CARREIRA DE MAGISTÉRIO DO ENSINO BÁSICO, TÉCNICO E TECNOLÓGICO

Aos nove dias do mês de junho de dois mil e vinte e cinco, a Banca Examinadora para o cargo de PROFESSOR SUBSTITUTO/TEMPORÁRIO DA CARREIRA DE MAGISTÉRIO DE ENSINO BÁSICO, TECNICO E TECNOLÓGICO reuniu-se no Campus Nepomuceno do CEFET-MG, na cidade de Nepomuceno, para relacionar os candidatos inscritos de acordo com o Edital nº 283, de 22 de maio de 2025.

INSCRIÇÕES DEFERIDAS E CLASSIFICADAS APÓS ANÁLISE DE CURRÍCULO

Área de conhecimento	Nome	Situação	Data e Hora da entrevista e prova didática
Circuitos Elétricos, Eletrônica Analógica e Digital, Instalações Elétricas	Amanda Botelho Amaral Santos	Classificado	Entrevista e prova didática: 12/06/2025 Horário: 14h00min Todos os candidatos classificados deverão comparecer ao auditório do CEFET MG - Campus Nepomuceno às 14h00min do dia 12/06/2025 para sorteio da ordem da prova didática/entrevista. O primeiro sorteado iniciará a aula didática às 14h15min do dia 12/05/2025. O não comparecimento do candidato ao sorteio implica em sua desclassificação.
	Décio Antônio Mendonça	Classificado	

As entrevistas e prova didática ocorrerão através de:

PROVA DIDÁTICA

A prova didática terá o valor de 100 pontos e terá como objetivo apurar do candidato seu desempenho nos itens listados, valorados da seguinte forma:

1. Plano de aula (5 pontos);
2. Sequência, concatenação de ideias e desenvolvimento do tema (20 pontos);
3. Domínio de conteúdo (40 pontos);
4. Uso de linguagem técnico-científica adequada ao tema (15 pontos);
5. Uso de recursos didático-pedagógicos e criatividade (10 pontos);
6. Uso correto da norma culta da Língua Portuguesa e adequação da exposição ao tempo previsto (10 pontos).

O candidato deverá entregar à Banca Examinadora, imediatamente antes do início de sua Prova Didática, 3 (três) cópias do seu plano de aula.

Tema para a prova didática: Circuitos Retificadores, Fontes controladas, Transistores TJB e aplicações.

Tempo: 30 minutos

Recursos permitidos: quadro branco/pincel, computador/projetor multimídia, fornecidos pelo CEFET MG. Não será permitido o uso de recursos didáticos além dos fornecidos pela banca examinadora. A banca examinadora não se responsabilizará pelo formato do arquivo apresentado pelo candidato. Sugere-se arquivos em formato .PDF.

ENTREVISTA

Informações Importantes:

1. Somente o diploma já validado por uma Instituição de Ensino Superior Brasileira é considerado um documento válido (simples protocolo, sem a validação final do diploma é motivo de desclassificação).
2. Ata de Defesa de Mestrado não constitui documento probatório de titulação. Na ausência do diploma deverá ser apresentada uma declaração expedida pela Instituição de Ensino.
3. Candidatos que atuaram/atua como Professor Substituto em qualquer Instituição FEDERAL de Ensino, não podem ter novo contrato com a UNIÃO, pelo período de dois anos após o término do contrato. Exemplo: Professor Substituto do UFMG no biênio 2009/2010 (dois anos), deve ficar afastado por dois anos, ou seja, 2011/2012. Em caso de dúvidas, consulte o Departamento de Pessoal da sua instituição contratante.
4. O regime de contratação poderá ser de 20(vinte) ou 40(quarenta) horas semanais, distribuídas entre os turnos matutino, vespertino e noturno, a critério e interesse do CEFET-MG. Por isso, certifique-se da sua real disponibilidade. Os contratos envolvem, além da sala de aula, a elaboração de atividades extra-classe, como projetos de extensão, orientação de trabalhos de conclusão de curso e participação em grupos de pesquisa.
5. Os horários de aula serão informados na entrevista e podem sofrer alterações, a critério do Departamento de Elétrica.

INSCRIÇÕES INDEFERIDAS

Área de conhecimento	Nome	Situação	Justificativa
Circuitos Elétricos, Eletrônica Analógica e Digital, Instalações Elétricas	Alexandre De Moura Xavier	Desclassificado	O candidato não atende ao item 3.2 do Edital.
	Diego Barbosa Carvalho	Desclassificado	O candidato não atende ao item 3.2 do Edital.
	João Eduardo Silva Mendonça	Desclassificado	Os candidatos não atendem ao item 1 do Edital. (Especialização ou Mestrado ou Doutorado concluído).
	Matheus Higino	Desclassificado	

Nada mais havendo a tratar, a presente ata foi lavrada e vai assinada pelos membros da Banca Examinadora.

Prof. Hélciner Vítor Ferreira

Assinatura: _____

Prof. Israel Teodoro Mendes

Assinatura: _____

Prof. Evandro José Ribeiro

Assinatura: _____



ATA DE CONCURSO PÚBLICO Nº 45/2025 - DENP (11.62.04)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 09/06/2025 09:22)

EVANDRO JOSE RIBEIRO

PROFESSOR ENS BASICO TECN TECNOLOGICO

DENP (11.62.04)

Matrícula: ###070#2

(Assinado digitalmente em 09/06/2025 09:16)

HELCINER VITOR FERREIRA

PROFESSOR ENS BASICO TECN TECNOLOGICO

DENP (11.62.04)

Matrícula: ###064#2

(Assinado digitalmente em 09/06/2025 10:27)

ISRAEL TEODORO MENDES

DIRETOR - TITULAR

DCNP (11.62)

Matrícula: ###438#5

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **45**, ano: **2025**, tipo:
ATA DE CONCURSO PÚBLICO, data de emissão: **09/06/2025** e o código de verificação: **a375897bc5**